



DIPLOMARBEIT

FPGA-BASIERTES RISC-V-COMPUTERSYSTEM: YARM

Höhere Technische Bundeslehr- und Versuchsanstalt Anichstraße

Abteilung

ELEKTRONIK UND TECHNISCHE INFORMATIK

Ausgeführt im Schuljahr 2019/20 von:

Armin Brauns 5AHEL

Daniel Plank 5BHEL

Betreuer/Betreuerin:

Dipl.-Ing. Christoph Schönherr

Projektpartner: IT-Syndikat, Verein zur Förderung des freien Zugangs zu technischer Fort- und Weiterbildung jeglicher Art, Hackerspace Innsbruck

Ansprechpartner: Ing. David Oberhollenzer B.Sc.

Innsbruck, am 7. März 2020

Abgabevermerk:

Datum:

Betreuer/in:

Gendererklärung

Aus Gründen der besseren Lesbarkeit wird in dieser Diplomarbeit die Sprachform des generischen Maskulinums angewendet. Es wird an dieser Stelle darauf hingewiesen, dass die ausschließliche Verwendung der männlichen Form geschlechtsunabhängig verstanden werden soll.

Kurzfassung/Abstract

FIXME



Projektergebnis

Inhaltsverzeichnis

Gendererklärung	i
Kurzfassung/Abstract	ii
Projektergebnis	iii
1 Aufgabenstellung	1
1.1 Daniel Plank	1
2 Erklärung der Eigenständigkeit der Arbeit	2
I Abbildungsverzeichnis	I
II Tabellenverzeichnis	I
III Listings	I
Anhang	II

1 AUFGABENSTELLUNG

1.1 Daniel Plank

2 ERKLÄRUNG DER EIGENSTÄNDIGKEIT DER ARBEIT

EIDESSTÄTTLICHE ERKLÄRUNG

Ich erkläre an Eides statt, dass ich die vorliegende Arbeit selbständig und ohne fremde Hilfe verfasst, andere als die angegebenen Quellen und Hilfsmittel nicht benutzt und die den benutzten Quellen wörtlich und inhaltlich entnommenen Stellen als solche erkenntlich gemacht habe. Meine Arbeit darf öffentlich zugänglich gemacht werden, wenn kein Sperrvermerk vorliegt.

Ort, Datum

Armin Brauns

Ort, Datum

Daniel Plank

I ABBILDUNGSVERZEICHNIS

II TABELLENVERZEICHNIS

III LISTINGS

ANHANG